

INFORMAZIONI PERSONALI



Giulio Fieramosca

XXXXXXXXX
XXXXXXXXX XXXXXXXXX
XXXXXXXXXX
www.glgprograms.it
https://github.com/giuliof
Telegram XXXXXXXXX

Sesso Maschile | Data di nascita XXXXXXXXX | Nazionalità Italiana

ISTRUZIONE E FORMAZIONE

2017 - 2020	Laurea Magistrale in Ingegneria Elettronica	110/110
Istituto di istruzione	Università di Pisa, Scuola di Ingegneria	
Principali materie/abilità professionali oggetto dello studio	Programmazione di sistemi embedded, linguaggi di <i>hardware description</i> , progettazione integrata analogica e digitale, fondamenti di telecomunicazioni e progettazione di sistemi wireless, basi di programmazione concorrente e networking	
Tesi	Verification of an FPGA Accelerator for Fail-Operational Management of Lithium Ion Batteries in Autonomous Electric Vehicles	
2013 - 2016	Laurea triennale in Ingegneria Elettronica	110/110 e Lode
Istituto di istruzione	Università di Pisa, Scuola di Ingegneria	
Principali materie/abilità professionali oggetto dello studio	Elettrotecnica, Elettronica analogica e digitale, programmazione assembly/C++ su microcontrollore, strumentazione e metodi di misura	
Tesi	Caratterizzazione e funzionamento di un chemiresistore a base grafene	
2008 - 2013	Maturità scientifica	93/100
Istituto di istruzione	Liceo Scientifico "Il Pontormo", Via Sanzio 159, 50053 Empoli (FI)	

ESPERIENZE PROFESSIONALI

FEB 2021 - in corso	Sviluppatore firmware	
Nome ed indirizzo del datore di lavoro	Alkeria Srl Via Giuntini, 25 - int. 36 56021 Cascina (PI)	
GEN 2018 - FEB 2021	Progettista elettronico	
Attività svolta	<ul style="list-style-type: none">– progettazione di PCB con <i>physical layer</i> MDB (Multi Drop Bus) per <i>vending machine</i>;– sviluppo di firmware multitasking per microcontrollore AVR, per periferiche di pagamento su MDB e protocollo A/executive;– integrazione di SOM ARM per abilitare la piattaforma all'IOT;– sviluppo sw C++ in ambiente Linux embedded;	
Nome ed indirizzo del datore di lavoro	In Time Link Srl Via Marsala 29 H/I Roma 00185 (RM)	

NOV 2019 - DIC 2019 **Consulente in sviluppo firmware**

Attività svolta Supporto nella scrittura di librerie di lettura di sensori ambientali e scambio dati via BLE per applicazione wearable basata su piattaforma nRF52832/ARM Cortex M4;

Nome ed indirizzo del datore di lavoro Digitech S.r.l.
via Boccioni, 2
56037 Peccioli (PI)

 DIC 2016 **Progettista elettronico**

Attività svolta Progettazione unità RFID per gestione ingressi. Sviluppo del firmware, saldatura componenti, assemblaggio dell'unità e realizzazione dello chassis.

 2014 - 2016 **Insegnante per corso di elettronica con Arduino**

Attività svolta Ho svolto, in codocenza, corsi di elettronica e programmazione di base per conto di A.S.E.V., AD Labs, FabLab Toscana ed associazione GOLEM.

ESPERIENZE FORMATIVE

2019 Rivisitazione di un sistema wireless per la temporizzazione delle gare di tiro con l'arco. Commissionato dalla compagnia *Arcieri Poggibonsi*.

MAG 2018 *Progetto universitario*: sviluppo di un analizzatore di stati logici ed interprete di protocolli su FPGA Altera (*piattaforma MAX1000*). Scrittura di codice Verilog per periferica di campionamento e UART, scrittura di codice C per il software di interfaccia.

GEN 2018 *Progetto universitario*: descrizione verilog e sintesi su Altera DE2 di un gioco interattivo.

GIU 2017 *Progetto universitario*: descrizione VHDL e sintesi su Diligent Zybo Board di un generatore di frequenza digitale ed un transceiver SPI.

2015 Progettazione e realizzazione di una *evaluation board* basata su microcontrollore AVR XMEGA256A3BU comprensiva di programmatore.

OTT 2012 - GIU 2013 Progettazione e programmazione di un robot line-follower su piattaforma Arduino per progetto scolastico.

2010 Collaborazione nella realizzazione elettronica dell'installazione artistica "*Rumorinfondo*"

2008 - in corso Attività di *volontariato* per l'associazione GOLEM, nel campo del ricondizionamento di materiali informatici dismessi. Occasionalmente svolgo corsi, incontri divulgativi e prendo parte a sviluppo di hardware/software sotto licenza libera.

PUBBLICAZIONI

A. VERANI, G. FIERAMOSCA ET AL., "*FPGA Accelerator for Battery Management Systems in Safety-Critical Applications*", Cagliari, Italy, 2020, pp. 261-266

S. CAMMARATA, G. FIERAMOSCA ET AL., "*Doubly-Balanced Gilbert Cell Down-Conversion Mixer in AMS 0.35 um SiGe CMOS for Mode-1 MB-OFDM UWB Receivers*", Springer, 2018

G. FIERAMOSCA, S. PANICHI, "*Arduino da Zero a Maker*", Sandit Libri, Ott 2016

CAPACITÀ E COMPETENZE INFORMATICHE

Linguaggi

- **Sviluppo software:** C/C++ con uso di toolchain GNU GCC e Makefile, sia in ambiente Linux embedded che per firmware *bare-metal* su microcontrollori Microchip AVR o ARM;
- **Sintesi Hardware:** Verilog e VHDL applicati a piattaforme Xilinx ed Altera;
- **Scripting:** Python, rudimenti di analisi dati (*scipy*) e grafica (*tkinter*, QT), bash;
- **Web Developing:** HTML, PHP, CSS. Conoscenza base per l'implementazione e la modifica di semplici siti.

Applicativi

- Buona padronanza delle suite da ufficio, e di \LaTeX ;
- Conoscenza discreta del sistema di versionamento git;
- Ottima conoscenza dei software KiCAD ed EAGLE per progettazione di circuiti stampati;
- Conoscenza base di software CAD 2D applicati all'uso di macchine a taglio laser (*LibreCAD*) e della toolchain per la stampa 3D (*OpenSCAD*, *slc3r*, *Ultimaker Cura*).

Sistemi operativi Linux-like, Windows, MacOS

CAPACITÀ E COMPETENZE TECNICHE

- Ottima capacità d'uso di strumentazione di laboratorio (oscilloscopio, multimetro, analizzatore di stati logici, ...);
- Buona esperienza nella realizzazione ed assemblaggio di circuiti stampati, nell'uso di saldatore a stagno e per rifusione.

COMPETENZE LINGUISTICHE

Lingua madre Italiano

Altre lingue	COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
	Ascolto	Lettura	Interazione	Produzione orale	
Inglese	B2	B2	B2	B2	B2

Livelli: A1 e A2: Utente base – B1 e B2: Utente autonomo – C1 e C2: Utente avanzato
[Quadro Comune Europeo di Riferimento delle Lingue](#)

Certificazioni **Inglese** - Cambridge P.E.T. (livello B1) conseguito il 30/04/2012

ULTERIORI INFORMAZIONI

- Interessi personali
- Coltivo una passione per l'astronomia, l'osservazione del cielo con telescopio e ad occhio nudo, ed in misura minore mi diletto in astrofotografia;
 - Sono appassionato di storia dell'informatica e possiedo una raccolta condivisa, assieme ad un gruppo di amici, di alcuni modelli di particolare rilievo;
 - Sono radioamatore con regolare licenza e nominativo IU5MOC;

Patente B automunito

Autorizzo il trattamento dei miei dati personali ai sensi del Decreto Legislativo 30 giugno 2003, n. 196 "Codice in materia di protezione dei dati personali"